

Digitális Rendszerek és Számítógép Architektúrák

Szigorlati tételsor (2006/07)

- Egyetemi / BSc nappali képzés -

1. Információ reprezentáció
2. ALU felépítése
3. Összeadó áramkörök
4. Szorzó áramkörök
5. Osztó áramkörök
6. Digitális építőelemek (regiszter, ALU, MUX, kódolók)
7. Utasítás kódok
8. Címzési módok
9. Vezérlő egységek
10. Mikrokódos vezérlők
11. Vezérlő egységek programozható alkatrészekkel
12. Memóriák
13. Virtuális memóriakezelés: lapozási technikák
14. Input / Output egységek, buszok
15. SCSI interfész
16. A RISC és CISC számítógép architektúrák
17. DSP processzorok
18. A magas szintű szintézis alapjai